

**BIOGRAFSKI PODACI NASTAVNIKA/SARADNIKA NA ETF-U U ISTOČNOM SARAJEVU****OPŠTI PODACI**

Ime i prezime	<i>Nebojša Milenković</i>
Datum rođenja	<i>07.10.1945.</i>
Mjesto rođenja	<i>Bor, Srbija</i>

**KONTAKT PODACI**

E-mail	<i>nebojsa.milenkovic@elfak.ni.ac.rs</i>
Web	
Kontakt telefon	<i>+38718529323</i>

**OBRAZOVANJE**

<b>Dodiplomski studij</b>	
Institucija	<i>Elektronski fakultet u Nišu</i>
Stečena titula	<i>Diplomirani inženjer elektronike</i>
Godina	<i>1969</i>
<b>Postdiplomski studij</b>	
Institucija	<i>Elektronski fakultet u Nišu</i>
Stečena titula	<i>Magistar tehničkih nauka</i>
Godina	<i>1982</i>
<b>Doktorski studij</b>	
Institucija	<i>Elektronski fakultet u Nišu</i>
Stečena titula	<i>Doktor tehničkih nauka</i>
Godina	<i>1997</i>

**IZBORI U ZVANJA**

<b>Vanredni profesor</b>	
Uža naučna oblast	<i>Računarska tehnika I informatika</i>
Godina izbora	<i>2007</i>
Institucija	<i>Elektronski fakultet u Nišu</i>
<b>Docent</b>	
Uža naučna oblast	<i>Računarska tehnika I informatika</i>
Godina izbora	<i>2002</i>
Institucija	<i>Elektronski fakultet u Nišu</i>
<b>Docent</b>	
Uža naučna oblast	<i>Računarska tehnika I informatika</i>
Godina izbora	<i>1997</i>
Institucija	<i>Elektronski fakultet u Nišu</i>

**VAŽNIJI OBJAVLJENI NAUČNI I STRUČNI RADOVI**

1.	V. Stanković, N. Milenkovic, "DRAM Controller with a Complete Predictor", IEICE Transactions on Information and Systems, Vol.E92-D, No.4, pp.584-593, April 2009.
2.	V. Stanković, N. Milenkovic, "DDR3 SDRAM with a Complete Predictor", IEICE Transactions on Information and Systems, Vol.E93-D, No.9, pp.2635-2638, September 2010.
3.	V. Stanković, N. Milenkovic, "Access Latency Reduction in Contemporary DRAM Memories", Facta Universitatis, series: Electronics and Energetics, Vol. 17, No. 1, April 2004, pp. 81-97.
4.	N. Milenkovic, V.Stanković, "Implementacija prediktora za upravljanje pristupima SDRAM memoriji", INFOTEH-JAHORINA Vol. 9, Ref. E-II-12, p. 545-549, March 2010.
5.	N. Milenkovic, V.Stanković, "Design of leading ones or zeros counting circuit", ICEST 2008, Nis, June 25-27, 2008, pp. 403-406.

**OBJAVLJENE KNJIGE/SKRIPTE/ZBIRKE**

1.	Nebojša Milenković, ARHITEKTURA I ORGANIZACIJA RAČUNARA, Elektronski fakultet, Niš 2004, Edicija: Osnovni udžbenici.
2.	Vladimir Stankovic, Nebojsa Milenkovic, "Average Latency Reduction of Contemporary DRAM Memories using Predictors", 38 pages, accepted for publishing as a chapter in the book "Computer Chips, Flash Memory and Phase-Change Memory", publisher: Nova Science Publishers. (www.novapublishers.com)

**VAŽNIJI PROJEKTI/TEHNIČKA RJEŠENJA/PATENTI**

1.	Rukovodilac istraživačko-razvojnog projekta "Razvoj sistema za praćenje i upravljanje potrošnjom električne energije i smanjenje vršnog opterećenja u industriji prerade obojenih metala", evidencioni broj kod Ministarstva nauke i zaštite životne sredine EE-232012, rađen na Elektronskom fakultetu u Nišu u periodu maj 2005. ÷ april 2007. godine.
2.	Kompjuterska simulacija i 3-D modeliranje originalnih патената Nikole Tesle, MNTR Evidencioni broj 12210, april 2009 – decembar 2010.